

hints & tricks on FPGA projects

Bert Lange

Forschungszentrum Dresden-Rossendorf

29. September 2010



Forschungszentrum
Dresden Rossendorf



Inhaltsverzeichnis

Designflow

Projektstruktur

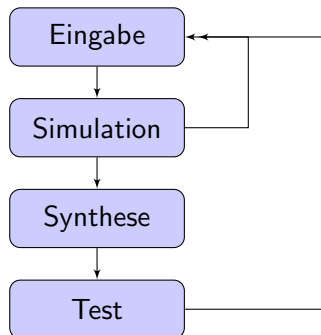
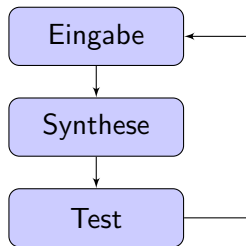
Typverwendung in Modulschnittstellen

numerische Bibliotheken



Designflow

Simulation & Synthese



Projektstruktur

```
Testbench [block1, ] (s System [block1, ] (tb) Module; ;
```



Titel

Untertitel

Inhalt

